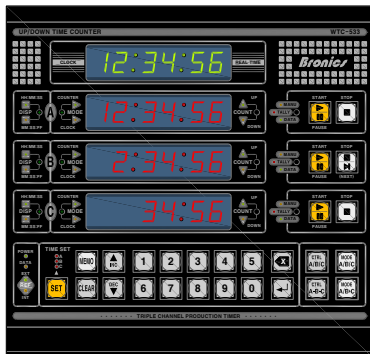


WTC-530N/WTC-533

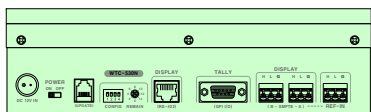
Up/Down Time Counter



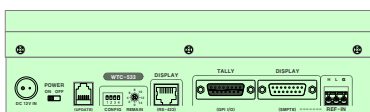
WTC-530N Up/Down Time Counter



WTC-533 Up/Down Time Counter



Rear View (WTC-530N)



Rear View (WTC-533)

프로그램 제작 시 정확한 방송시간(길이)을 Count하기 위한 Up/Down Counter로서, 시스템 구성에 따라 2CH과 3CH 중에서 선택할 수 있다. 입력되는 Master Clock System의 SMPTE Time Code에 동기하여 정확한 시간을 Count하며, 동기없이 단독 사용도 가능하다.

시스템의 다른 장비와 연동을 위한 Tally 입력 및 출력이 있으며, Display를 위한 SMPTE Time Code와 Data 출력이 있다. 카운터로 사용하지 않는 시간에는 선택에 의하여 현재 시간을 출력할 수도 있으며, 각 CH별로 개별 선택이 가능하다.

Features

- 2CH Up/Down Counter (WTC-530N)
- 3CH Up/Down Counter (WTC-533)
- Mode Select : Up Count or Down Count (each CH)
- Start/Stop Control : Switch, Tally, Data
- Count Sync. : Reference Input or Internal Clock
- Reference Input : SMPTE Time Code Input
- Counter Output : 2CH/3CH SMPTE Time Code
- Counter Output : 1CH Data(RS-422) (All Count & Clock Data)
- Tally Input & Output
- Display Select : HH:MM:SS / MM:SS:FF
- Time Memory (10 Memory)

Ordering Information

- ✓ WTC-530N 2CH Counter
- ✓ WTC-533 3CH Counter + Clock
- ✓ Full HD Disp. Display용 PC Program

Technical Specification

Reference Input

Format SMPTE LTC 30
Impedance Hi-Z (Balanced)
Level 3Vp-p, ±12dB

Time Code Output

Format SMPTE LTC 30
Impedance Low-Z (Balanced)
Level ≥3Vp-p

Data Output

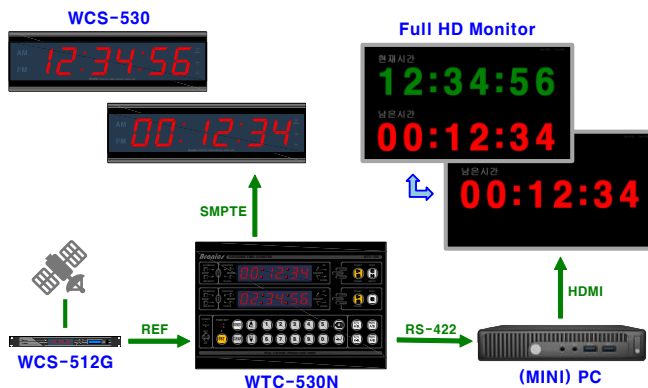
Type RS-422
Port 1 CH
Data All Counter & Real Time(Clock)

General

Power DC 12V
WTC-530N 244(W) x 162(H) x 70(D)mm
WTC-533 244(W) x 228(H) x 70(D)mm

Tally Input & Output

Device Photocoupler
Input CH 2CH/3CH
Output CH 2CH/3CH



본 장비의 기능은 성능개선을 위하여 예고 없이 변경 될 수 있습니다.